ADC

* Die results van die ADC conversion word gestoor in die ADRESL en ADRESH registers
* Die ADC *kan* ’n interrupt trigger wanneer die conversion klaar is. Hierdie kan die PIC wakker maak van sleep af

**PORT CONFIG**

* Die A of die D port kan gebruik word.
* Vir elke pin wat mens wil measure, set sy bits in die **ANSELx** register om digital input buffer en set die **TRISx** bits om digital output buffer te disable.
* Die analogue to digital operation gee nie om oor die ANS en TRIS bits nie, maar as mens dit nie stel nie, gaan dit die verkeerde waardes convert.

**CHANNEL CONFIG**

Die CHS bits van die ADCON0 register beheer watter channel connected is aan die sample and hold circuit.

**ADC VOLTAGE REFERENCE**

Mens gaan die ADCON1 register gebruik, die PVCFG en NVCFG bits daarvan. Dit stel die positive en negative voltage reference values.

**ACQUISITION TIME**

Die acquisition time word gestel met die ADCON2 register se GO/DONE bits <2:0>. Mens kan kies in ’n range van 2 tot 20 keer die period van een acquistion time. So mens kan die tyd stel wat mens beskikbaar stel vir die cap om te charge wat die SAR circuit convert.

**CONVERSION CLOCK**

Die tyd nodig om een conversion to complete is 11TAD, waar TAD. Die available oscillators is al die FOSC oscillator options solank dit gedeel is deur twee of meer, en FRC wat apparently ’n dedicated internal oscillator is.

As ons 4MHz internal clock gebruik, en die /4 option gebruik, is die ADC Clock period (TAD) gelyk aan **1µs.**

**INTERRUPTS**